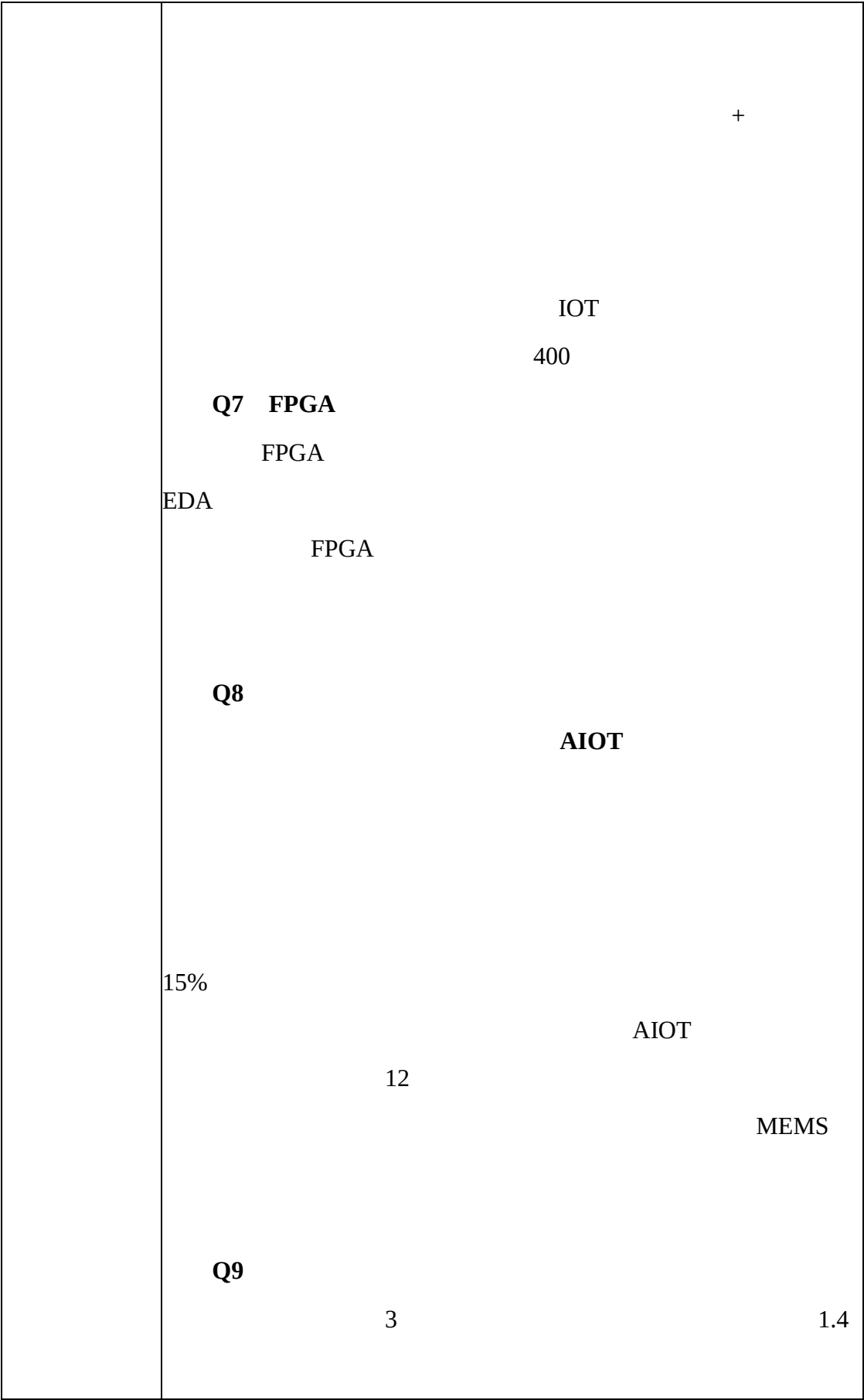


	<table><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr></table>																														
	2022 11 23 10:00-12:00																														
	2000 2015 2003 Broadcom, 2005 Atheros 2011 Qualcomm																														

[illegible]

	5
	Q1
	Q2
	1
2	Q3
	Lead Time 12~16
	6~8
4	4
	8
	FPGA
	Lead Time
	Q4 TWS
	TWS
	3
	Q5
	Q6



	Q10 2022 Q11
	2022 11 23